

先端技術

消費電力13—30%低減

東大教授ら LSIの新回路

東京大学先端技術研究所 森嶋雅彦(もりしま ひろひこ) などに広く応用のできるとしている。LSIは、消費電力の二割(約13%)の消費電力を二割(約13%)削減できる技術を開発した。クロック動作に必要な電力を減らす新たな回路を開発して実現した。回路の設計費だけで既存の製造プロセスが適用できる。MPU(超小型演

算処理装置)などに広く応用できるとしている。LSIは、消費電力の二割(約13%)削減できる技術を開発した。クロック動作に必要な電力を減らす新たな回路を開発して実現した。回路の設計費だけで既存の製造プロセスが適用できる。MPU(超小型演

算処理装置)などに広く応用できるとしている。LSIは、消費電力の二割(約13%)削減できる技術を開発した。クロック動作に必要な電力を減らす新たな回路を開発して実現した。回路の設計費だけで既存の製造プロセスが適用できる。MPU(超小型演

算処理装置)などに広く応用できるとしている。LSIは、消費電力の二割(約13%)削減できる技術を開発した。クロック動作に必要な電力を減らす新たな回路を開発して実現した。回路の設計費だけで既存の製造プロセスが適用できる。MPU(超小型演

算処理装置)などに広く応用できるとしている。LSIは、消費電力の二割(約13%)削減できる技術を開発した。クロック動作に必要な電力を減らす新たな回路を開発して実現した。回路の設計費だけで既存の製造プロセスが適用できる。MPU(超小型演

算処理装置)などに広く応用できるとしている。LSIは、消費電力の二割(約13%)削減できる技術を開発した。クロック動作に必要な電力を減らす新たな回路を開発して実現した。回路の設計費だけで既存の製造プロセスが適用できる。MPU(超小型演